



تایمر ها و کانترها
در میکروکنترلهای avr

فهرست:

مقدمه

۱-۱ تایمر کانتر صفر (ساده هشت بیتی)

۱-۲ تایمر کانتر صفر (پیشرفته هشت بیتی)

۱-۳ تایمر کانتر دو

۱-۴ رجیستر های tifr و timsk

۱-۵ نحوه محاسبه زمانبندی برای تایمر / کانتر

۱-۶ جمع بندی

مقدمه :

AVR ها بجز mega64، mega128، mega256، mega162 که دارای ۴ تایمر کانتر صفر، يك، دو و سه هستند مابقی دارای ۳ تایمر / کانتر به شماره های صفر، يك و دو می باشند. در سریهای جدید mega نیز تایمر کانتر ها به شش عدد افزایش یافته اند که نوع پیکربندی آنها مانند تایمر کانتر يك و سه میباشد.

در این مقاله ابتدا در معرفی هر يك از تایمر / کانتر ها به معرفی رجیستر های مخصوص همان تایمر کانتر پرداخته ایم و سپس در آخر به معرفی دو رجیستر که برای تمام تایمر / کانتر ها مشترك (TIFR, TIMSK) است میپردازیم در آخر نحوه بدست آوردن زمان مورد نیاز و چگونگی پیکربندی آن را شرح میدهیم.

در اینجا به بحث حالت تایمر و کانتر میپردازیم و از بحث در مورد سایر حالات مقایسه و تولید PWM صرف نظر شده است.

تایمر /کانتر صفر و دو هشت بیتی هستند و تایمر/ کانتر يك و سه شانزده بیتی هستند. تایمر کانترها دارای رجیستر های متعددی هستند که توسط آنها پیکربندی می شوند اما رجیستر هایی که در تمام این مدل ها مشترك است شامل موارد زیر میشود.

- ۱- رجیستر TCCR (Timer counter control register) است که کار کنترل و پیکربندی به صورت تایمر یا کانتر را انجام می دهد.
- ۲- رجیستر TCNT که رجیستر اصلی است و اطلاعات تایمر کانتر را در خود نگه می دارد این رجیستر هم خواندنی است و هم نوشتنی.

تایمر کانتر صفر	تایمر کانتر يك	تایمر کانتر دو	تایمر کانتر سه
TCNT0	TCNT1	TCNT2	TCNT3
TCCR0	TCCR1	TCCR2	TCCR3

دو رجیستر دیگر که برای تمام تایمر کانتر های يك میکرو به صورت مشترك استفاده می شود رجیستر های TIFR و TIMSK میباشد اولی پرچم های وقفه را در خود جای داده و دومی رجیستری است که با يك کردن هر يك از بیت های آن یکی از وقفه ها فعال میشود.

تایمر کانتر صفر خود در سه مدل متفاوت در انواع avr ظاهر می شود که این سه مدل به صورت زیر میباشد:

مدل	شرح
هشت بیتی ساده	این مدل در سری AT90S و attiny به کار گرفته شده
هشت بیتی پیشرفته	در سری های atmega8 و atmega163 به کار گرفته شده است
پیشرفته ۱۶ بیتی	در سری های attiny13 و attiny2313 به کار گرفته شده است.

۱-۱ - هشت بیتی ساده

در مدل های هشت بیتی ساده تایمر کانتر صفر دارای دو رجیستر TCNT0 و TCCR0 که در زیر به شرح آن میپردازیم

رجیستر TCCR0 :

Cs00	Cs01	Cs02	-	-	-	-	-
------	------	------	---	---	---	---	---

این بیتها طبق جدول زیر تعیین میکنند که در حالت تایمر عمل کند یا کانتر، نکته های قابل ذکر در اینجا این است که اولاً در حالت تایمر كلاك تایمر از تقسیم فرکانس اصلی سیستم تهیه میشود یعنی فرکانس اصلی وارد يك مقسم شده و خروجی آن كلاك پالس تایمر می شود .

نکته دوم اینکه در حالت کانتر ما باید يك عامل خارجی را شمارش کنیم که این کار با اتصال آن به پایه میکرو با نامهای T0 برای کانتر صفر و پایه T1 برای کانتر يك استفاده میشود. که همین کانتر را میتوان حساس به لبه بالا یا لبه پایین تنظیم کرد یعنی اگر پالس بالا رونده یا پایین رونده امد يك واحد به آن اضافه شود

نوع عملکرد	Cs02	Cs01	Cs00
غیرفعال کردن تایمر کانتر	۰	۰	۰
سیگنال اصلی سیستم	۰	۰	۱
۸-سیگنال اصلی سیستم	۰	۱	۰
۶۴-سیگنال اصلی سیستم	۰	۱	۱
۱۲۸-سیگنال اصلی سیستم	۱	۰	۰
۱۰۲۴-سیگنال اصلی سیستم	۱	۰	۱
کانتر با لبه بالا رونده	۱	۱	۰
کانتر با لبه پایین رونده	۱	۱	۱

رجیستر TCNT0:

R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
-----	-----	-----	-----	-----	-----	-----	-----

رجیستر داده تایمر کانتر صفر

۲-۱ تایمر صفر هشت بیتی پیشرفته

بخش تایمر صفر در مدل هشت بیتی ساده مابقی تایمر ها و تایمر صفر هشت بیتی پیشرفته و نوع شانزده بیتی آن علاوه بر تایمر کانتر بودن قادر به عملیاتیهای دیگر همچون حالت CTC و تولید موج PWM هستند. که ما در این مقاله فقط به بحث تایمر /کانتر و مقایسه آن میپردازیم.

کاربردهای تایمر کانتر صفر در حالت هشت بیتی پیشرفته:

۱-تایمر/کانتر صفر در حالت عادی

۲-تایمر/کانتر در حالت مقایسه

۳-تایمر کانتر در حالت PWM سریع (تک شیب)

۴-تایمر /کانتر در حالت PWM تصحیح فاز (دو شیب)

رجیستر TCNT0 رجیستر داده است و رجیستر OCR0 يك رجیستر جدید در این مدل است که با وارد کردن يك مقدار در آن به صورت متوالی با رجیستر TCNT0 مقایسه شده و در صورت برابر شدن با هم خروجی ما که يك پایه به نام OCO میباشد را تغییر وضعیت می دهد و تایمر کانتر صفر میشود با این کار میتوان روی این پایه يك موج تولید کرد.

: TCNT0

R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
-----	-----	-----	-----	-----	-----	-----	-----

: OCR0

R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
-----	-----	-----	-----	-----	-----	-----	-----

: رجیستر TCCR0

FOC0	WGM00	COM01	COM00	WGM01	CS02	CS01	CS00
------	-------	-------	-------	-------	------	------	------

: بیت‌های CS00 و CS01 و CS02 :

این بیت‌ها کار تنظیم کلاک پالس تایمر / کانتر را انجام می‌دهد. نوع پیکر بندی آن و فرکانس خروجی مقسم فرکانس به صورت زیر است.

فرکانس کلاک پالس تایمر / کانتر	CS02	CS01	CS00
توقف تایمر / کانتر	۰	۰	۰
فرکانس اصلی سیستم (CLK I/O)	۰	۰	۱
$CLK I/O \div 8$	۰	۱	۰
$CLK I/O \div 32$	۰	۱	۱
$CLK I/O \div 64$	۱	۰	۰
$CLK I/O \div 128$	۱	۰	۱
$CLK I/O \div 256$	۱	۱	۰
$CLK I/O \div 1024$	۱	۱	۱

: بیت‌های COM00 و COM01 :

این بیت‌ها تعیین میکنند که پایه OC0 که مربوط به حالت مقایسه (CTC) میباشد چگونه تغییر وضعیت دهد. بدین صورت که با نوشتن يك مقدار در رجیستر OCR0 با اضافه شدن هر واحد در حالت تایمر یا کانتر این رجیستر با رجیستر اصلی (TCNT0) مقایسه شده و با برابر شدن ای دو این پایه تغییر وضعیت میدهد نوع تغییر وضعیت این پایه توسط بیت‌های COM00 و COM01 انجام می‌شود.

*نکته:

پایه OC0 یکی از پایه های میکرو است که با یکی از پینهای پورتهای میکر مشترك است حال میتوان در پیکربندی آن را پورت تعریف کرد یا پایه خروجی تایمر / کانتر صفر در حالت مقایسه (CTC)

وضعیت پایه OC0	COM01	COM00
غیر فعال – به حالت عادی خود یعنی پورت میکرو عمل میکند.	۰	۰
با هر بار تساوی يك تغییر وضعیت از صفر به يك و از يك به صفر تبدیل داریم	۰	۱
با هر بار تساوی پایه OC0 صفر میشود	۱	۰
با هر بار تساوی پایه OC0 يك میشود	۱	۱

بیت‌های WGM01 و WGM00 :

گفتیم که تایمر / کانتر صفر در چهار حالت کار می کند ، توسط این دو بیت می توان نوع فعالیت تایمر / کانتر را تعیین میکند.

نوع حالت	WGM00	WGM01	عملکرد تایمر / کانتر	حداکثر مقداری که رجیستر TCNT میگیرد
۱	۰	۰	حالت تایمر / کانتر	FF
۲	۱	۰	حالت PWM تصحیح فاز	FF
۳	۰	۱	حالت مقایسه (CTC)	مقدار موجود در رجیستر OCRO
۴	۱	۱	حالت PWM سریع	FF

۳-۱ تایمر کانتر دو

رجیستر های اختصاصی تایمر کانتر دو دقیقا با تایمر کانتر صفر در حالت هشت بیتی پیشرفته یکی است با این تفاوت که بجای عدد صفر از شماره دو استفاده میکنیم به طور مثال TCCR0 رجیستر وضعیت تایمر / کانتر صفر است و TCCR2 رجیستر وضعیت تایمر / کانتر دوم میباشد.

گفتیم که تایمر / کانتر ها میتوانند دارای دو منبع کلاک پالس است یکی فرکانس کار خود میکرو و دیگری پالسی که به پایه T0 یا T1 برای حالت کانتر به ان اعمال می شود ولی در اینجا جای دارد که يك منبع دیگر را برای تایمر کانتر صفر قرار داد و ان کریستال خارجی است این کریستال جدای از کریستال خود میکرو است و معمولا ان را کریستال 32.768KHZ قرار میدهند و با تنظیم مقسم فرکانس روی مقدار 128 يك ساعت طراحی میشود یعنی هر يك ثانیه يك سرریز صورت میگیرد. این کار را عملکرد غیرهمزمان گویند.

برای تنظیم این حالت يك رجیستر دیگر با نام ASSR باید تنظیم شود.

۴-۱ رجیسترهای TIFR و TIMSK

رجیستر TIFR از بیت‌های پرچم تشکیل شده یعنی در میکرو هر نوع مربوط به تایمر کانتر که نیاز به يك بیت پرچم داشته باشد ان بیت را در این رجیستر قرار داده اند . رجیستر TIMSK ، رجیستری است که بیت‌های پرچم ما را فعال میکند به طور ساده هر بیت پرچمی که در رجیستر TIFR قرار دارد تا زمانی موجب ایجاد وقفه در میکرو میشود که بیت فعال سازی ان در رجیستر TIMSK يك شده باشد در غیر این صورت هیچ گونه وقفه ایصورت نگرفته و زیر برنامه نیز اجرا نمی شود.

این رجیستر ها در میکروهایی که از تایمر کانتر صفر ساده استفاده میکنند با سایر میکرو ها متفاوت است که در زیر تفاوت ان را می بینید.

*نکته: این تفاوت بر سر عملکرد بیتها نیست یعنی بیت tov0 در تمام میکروها بیت پرچم تایمر صفر است فقط در تایمر صفر ساده این بیت، بیت دوم است که در تایمر صفر پیشرفته به بیت دوم انتقال یافته همچنین در تایمر صفر ساده بعضی از بیتها بلااستفاده ست که در سایر تایمرها و تایمر صفر پیشرفته به علت بالا رفتن کاربرد تمام بیتها استفاده شده است.

رجیستر ها در تایمر صفر هشت بیتی ساده:

رجیستر TIFR :

TOV1	OCF1A	OCF1B		ICF1		TOV0	
------	-------	-------	--	------	--	------	--

بیت TOV0 زمانی فعال می شود که يك سر ریز در تایمر کانتر صفر رخ دهد به عبارتی اگر این تایمر کانتر به مقدار حداکثر خود برسد این بیت يك میشود.(بین پرچم تایمر کانتر صفر)

رجیستر TIMSK :

TOIE1	OCIE1A	OCIE1B		TICIE1		TOIE0	
-------	--------	--------	--	--------	--	-------	--

بیت TOIE0 وقتی يك شود و بیت وقفه سراسری در رجیستر SREG فعال باشد وقفه سرریز تایمر کانتر صفر نیز فعال می شود . به زبان ساده اگر این بیت فعال نشده باشد و سرریز (TOV0) صورت گیرد زیر برنامه اجرا نمیشود و پردازنده این پرچم را نادیده میگیرد.

رجیستر ها در سایر میکروها:

رجیستر TIFR :

OCF2	TOV2	ICF1	OCF1A	OCF1B	TOV1	OCF0	TOV0
------	------	------	-------	-------	------	------	------

رجیستر TIMSK :

OCIE2	TOIE2	TICIE1	OCIE1A	OCIE1B	TOIE1	OCIE0	TOIE0
-------	-------	--------	--------	--------	-------	-------	-------

معرفی بیتها:

TOV0 و TOV1 و TOV2 :

بیتهای پرچم یا همان سرریز به ترتیب تایمر صفر، تایمر يك و تایمر دو هستند که هنگام يك شدن ایجاد وقفه میکنند.

OCF0، OCF1A، OCF1B و OCF2 :

این بیتها زمانی فعال میشود که يك تطابق بین رجیستر TCNT و رجیستر OCR مربوطه انجام گیرد.

TOIE0، TOIE1 و TOIE2 :

تا زمانی که این بیتها يك نشده باشند پرچم های وقفه تایمر کانتر مربوطه (TOV0 و TOV1 و TOV2) ایجاد وقفه نمیکند. (بیتهای فعال سازی وقفه)

۵-۱ نحوه محاسبه زمانبندی تایمر

برای محاسبه زمانبندی مورد نظر در تایمر ها باید مراحل زیر را انجام داد:

- ۱- فرکانس داخلی پالس ساعت را مدنظر گرفت.
 - ۲- ضریب تقسیم ساعت سیستم برای تولید پالس ساعت تایمر توسط بیتهای cs00 و cs01 و cs02 را تعیین نمود.
 - ۳- مقدار مطلوب را در رجیستر tcnt قرار دهید.
- مثال) فرض کنید نوسانساز داخلی 1mhz و ضریب تقسیم N=32 و TCNT0=0A H باشد مقدار زمان تا فعال شدن پرچم سرریز را محاسبه نمایید.
- فرکانس پالس ساعت تایمر برابر پالس سیستم تقسیم بر ضریب تقسیم

$$1\text{mhz} \div 32 = 31.25\text{khz}$$

مدت زمان شمارش هر يك واحد برابر است با مدت زمان يك پالس (زمان تناوب پالس تایمر)

$$1 \div 31.25\text{mhz} = 32\text{us}$$

تعداد تعداد پالس برای سرریز شدن برابر است با تعداد شمارش يك تایمر منهای مقدار TCNT

$$256 - 10 = 246$$

مدت زمان شمارش تایمر برابر است با تعداد شمارش تایمر ضرب در زمان شمارش هر يك واحد

$$246 \times 32\text{us} = 7.872\text{ms}$$

مثال) با فرض استفاده از کریستال خارجی 16Mhz برای تولید مدت زمان 10ms چه عددی را باید در تایمر يك (TCNT1) قرار داد؟ (ضریب تقسیم را ۶۴ بگیرید)

$$16\text{Mhz} \div 64 = 250\text{Khz} = \text{فرکانس پالس ساعت تایمر}$$

$$250\text{Khz} \div 1 = 250\text{Khz} = 4\text{us} = \text{مدت زمان يك شمارش}$$

تعداد پالس لازم برای مدت 10ms زمان مورد نیاز تقسیم بر زمان هر يك پالس

$$10\text{ms} \div 4\text{us} = 2500$$

عدد لازم برای TCNT1 برابر است با حداکثر مقدار شمارش تایمر منهای تعداد پالس لازم برای مدت زمان 100ms

$$65536 - 2500 = 63036 = \text{F63CH}$$

***نکته:**

دو مثال بالا ذکر شد تا با تنظیم تایمر در زمانی که زمان مورد نیاز ما کمتر از زمان شمارش کلی تایمر است آشنا شوید حال اگر زمان مورد نیاز ما بیشتر از زمانی شد که تایمر می‌شمارد و بیت ان سرریز میشود باید يك متغیر تعریف کرد و در هر زیر برنامه يك واحد به ان اضافه کرد پس از رسیدن به مقدار مورد نظر کار را انجام دهد.

فرض کنید ما به زمان ۱ میلی ثانیه نیاز داریم ولی تایمر صفر ۲۵۵ میکرو ثانیه سرریز میکند یعنی نیاز است پس از ۴ سرریز عملیات ما انجام شود برای این کار يك متغیر تعریف کرده که در هر سرریز يك واحد به ان اضافه میشود بعد از ان يك دستور شرطی نوشته که اگر این متغیر برابر ۴ شود عملیات را انجام دهد و در آخر ان را برابر صفر میکنیم تا برای مرحله بعدی آماده شود.

جمع بندی:

برای راه اندازی يك تایمر اول باید زمان مورد نیاز خود را بدانید و طبق موارد بالا محاسبات زمانبندی را انجام دهید پس از ان در برنامه ابتدا توسط دستور ("SEI") ASM # بیت فعال سازی تمام وقفه های میکرو را يك کرده پس از ان رجیستر TIFR، TIMSK و TCCR را پیکر بندی میکنیم .

در تنظیم رجیستر ها حالت های که نیاز به پیکر بندی ندارند را صفر می گذاری به طور مثال در رجیستر TCCR0 اگر نیاز ما يك تایمر ساده باشد ابتدا بیت های مقسم فرکانس را تنظیم میکنیم (مثال: N=32) سپس بیت های بیت های WGM00 و WGM01 را که کار تنظیم نوع عملکرد تایمر را بر عهده دارند را طبق جدولش روی 00 تنظیم کرده مابقی را که مورد نیاز نیست را صفر قرار میدهم. در آخر عدد مورد نیاز برای قرار گیری در رجیستر TCCR0 به صورت (00000011=03H) بدست می آید.